

Programa de Doctorado de Ingeniería Informática

Curso Académico 2018-2019

Conferencia del Prof. Dr. Francisco Tirado

Catedrático de Arquitectura y Tecnología de Computadores
Universidad Complutense de Madrid

¿Qué hay después de la Ley Moore?

Breve biografía

FRANCISCO TIRADO FERNÁNDEZ ha sido profesor del Departamento de Arquitectura de Computadores y Automática desde 1978 primero como Profesor Adjunto de Automática y desde 1986 como Catedrático de Arquitectura y Tecnología de Computadores.

Ha trabajado en diferentes áreas de investigación dentro de la arquitectura de sistemas, computación de altas prestaciones y heterogénea, diseño automático de CI y arquitectura del procesador. Dentro de estos temas, ha impulsado activamente la creación del grupo de Arquitectura de Computadores, que ha dado lugar al actual Departamento de Arquitectura de Computadores y Automática. Dentro de él, ha impulsado la creación de un grupo de investigación (ArTeCS) que coordina en la actualidad, con más de 30 investigadores que tienen un reconocido prestigio en los campos de la Computación de Altas Prestaciones y la Síntesis de Sistemas Digitales

Hasta la actualidad es coautor de unas 250 publicaciones en revistas y conferencias internacionales. Ha participado en la organización de más de 100 Congresos Internacionales de reconocido prestigio (HPCA, MICRO, PARCO,..) como General Chair, Program Chair, miembro del Comité de Programa, Chair de Sesión y Conferenciante Invitado. He impartido más 80 conferencias en congresos internacionales y universidades.

Ha sido Decano (1994-2002) y Vicedecano (1989-1992) de la Facultad de Ciencias Físicas de la UCM, Director del Departamento de Informática y Automática (1992-1994), Director del Departamento de Arquitectura de Computadores y Automática (2005-2012), Vicerrector de Investigación (2013-2015). Desde 1988 a 1993 fue gestor del Programa Nacional de Robótica y del Programa Nacional de Tecnologías Avanzadas de la Producción, dentro del Plan Nacional de I+D de la CICYT y ha representado a la CICYT en diferentes comisiones nacionales e internacionales. También ha actuado como experto y evaluador para diferentes instituciones públicas y privadas (ANEP, UE, CAM, CICYT, MINECO, BBVA, Caixa, ..). Desde 2000 al 2003 ha sido miembro del Comisión Nacional de Evaluación de Actividad Investigadora (CNAI) como Presidente del Comité Asesor 6. Desde 2003 a 2006 fue Coordinador del área de Ciencias de la Computación y Tecnologías Informáticas de la ANEP. Miembro de diferentes comisiones en las agencias de evaluación y acreditación CVAEC, AGAE, ACSUG, ACPUA, ACSUCyL, Director del Centro de Supercomputación Complutense y Director del Parque Científico de Madrid (2005-2006). Ha sido Presidente de la Sociedad Científica Informática de España (SCIE) (2009-2013) y Presidente de la Sociedad de Arquitectura y Tecnología de Computadores (SARTECO) (2006-2013). En la actualidad es Presidente de Honor de ambas sociedades. Miembro de la Junta de Gobierno de COSCE desde 2012.

Ha sido investido como doctor “Honoris Causa” por la Universidad Nacional de San Agustín (Perú), Universidad Nacional de Asunción (Paraguay), la Universidad de Almería y la Universidad Nacional de La Plata (Argentina). En 2013 recibió el Premio Nacional de Informática Jose García Santesmases. Desde 2018 es miembro de la Academia Europea Sección de Informática

Resumen

Desde el inicio de la década, vemos contantemente referencia al final de la ley de Moore que nos ha acompañado en los últimos 50 años. La conferencia analizará cuál es el contexto actual de aplicación de la Ley de Moore y dónde, previsiblemente, estará su final, ya no muy lejano. Para ese final anunciado, se analizarán el conjunto de alternativas; tecnológicas, arquitectónicas y de modelo de computación, que pueden seguir proporcionando un incremento constante de las prestaciones de los sistemas de computación.

Lugar: Salón de Grados de la ETSII

Fecha: 24 de abril de 2019, a las 11:30 horas

Comisión Académica

Programa de Doctorado de Ingeniería Informática

Escuela Técnica Superior de Ingeniería Informática (USE)

Actividad financiada por el II Plan Propio de Docencia de la USE